(19) Weltorganisation für geistiges Eigentum Internationales Büro





(43) Internationales Veröffentlichungsdatum 9. September 2005 (09.09.2005)

PCT

(10) Internationale Veröffentlichungsnummer $WO\ 2005/083884\ A1$

- (51) Internationale Patentklassifikation⁷: H03K 5/003, 5/007
- (21) Internationales Aktenzeichen: PCT/DE2005/000275
- (22) Internationales Anmeldedatum:

17. Februar 2005 (17.02.2005)

(25) Einreichungssprache:

Deutsch

(26) Veröffentlichungssprache:

Deutsch

(30) Angaben zur Priorität: 10 2004 009 038.6

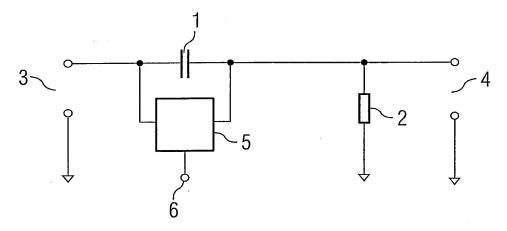
23. Februar 2004 (23.02.2004) DE

(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von US): ZENTRUM MIKROELEKTRONIK DRESDEN AG [DE/DE]; Grenzstrasse 28, 01109 Dresden (DE).

- (72) Erfinder; und
- (75) Erfinder/Anmelder (nur für US): SORST, Manfred [DE/DE]; Sonnenweg 10, 01445 Radebeul (DE).
 GIESELER, Michael [DE/DE]; Cämmerswalder Strasse 17, 01189 Dresden (DE).
- (74) Anwälte: ADLER, Peter usw.; Lippert, Stachow & Partner, Krenkelstrasse 3, 01309 Dresden (DE).
- (81) Bestimmungsstaaten (soweit nicht anders angegeben, für jede verfügbare nationale Schutzrechtsart): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

[Fortsetzung auf der nächsten Seite]

- (54) Title: METHOD AND SYSTEM FOR REDUCING A DYNAMIC OFFSET DURING THE PROCESSING OF ASYMMETRIC SIGNAL STRINGS
- (54) Bezeichnung: VERFAHREN UND ANORDNUNG ZUR REDUKTION EINES DYNAMISCHEN OFFSETS BEI DER VERARBEITUNG UNSYMMETRISCHER SIGNALFOLGEN



(57) Abstract: The invention relates to a method and a system for reducing a dynamic offset during the processing of asymmetric signal strings. The aim of the invention is to provide a method and a system for reducing a dynamic offset which allows to reduce any disturbing influence on subsequent process steps. According to the invention, this aim is achieved by a discharge of the capacity in every no-pulse period by a value depending on the value of the amplitude of the voltage of the high-pass structure on the input side.

(57) Zusammenfassung: Der Erfindung, die ein Verfahren und eine Anordnung zur Reduktion eines dynamischen Offsets bei der Verarbeitung unsymmetrischer Signalfolgen betrifft, liegt die Aufgabe zugrunde, ein Verfahren und eine Anordnung zur Reduktion eines dynamischen Offsets anzugeben, womit eine Verringerung des störenden Einflusses auf nachfolgende Verfahrensschritte erreicht wird. Gemäß der Erfindung wird die Aufgabe verfahrensseitig dadurch gelöst, dass in jeder Impulspause eine Entladung der Kapazität um einen in Abhängigkeit von der Größe der Amplitude der eingangsseitigen Spannung des Hochpasses stehenden Betrages erfolgt.



WO 2005/083884 A1

- (84) Bestimmungsstaaten (soweit nicht anders angegeben, für jede verfügbare regionale Schutzrechtsart): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), eurasisches (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), europäisches (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

Veröffentlicht:

- mit internationalem Recherchenbericht
- mit geänderten Ansprüchen

Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.